# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

10-021555

(43)Date of publication of application: 23.01.1998

(51)Int.CI.

7/007 G11B 7/00 G11B

(21)Application number: 08-173281

(71)Applicant: SONY CORP

(22)Date of filing:

03.07.1996

(72)Inventor: KOBAYASHI SHOEI

TAKEDA RITSU

YAMAGAMI TAMOTSU

# (54) OPTICAL DISK, AND DEVICE AND METHOD FOR RECORDING AND REPRODUCING THE SAME

(57)Abstract:

PROBLEM TO BE SOLVED: To make it possible to access an optical position based on wobbling information in a disk having groove and land tracks.

SOLUTION: In the even number frame of a groove track N, its track number N is recorded, and the track number N-1 one track inside is recorded in an odd number frame. In the odd number frame of a groove track N+1, its track number N+1 is recorded, and the track number N one track inside is recorded in the even number frame. A larges one is selected from track numbers read during making accessing to the groove track. A track number correctly read without producing any errors during making access to a land track is selected as a track number for a track being accessed.



# **LEGAL STATUS**

[Date of request for examination]

21.05.2001

[Date of sending the examiner's decision of

rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

3456509

[Date of registration]

01.08.2003

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's

### (19)日本国特許庁(JP)

# (12) 公開特許公報(A)

## (11)特許出願公開番号

# 特開平10-21555

(43)公開日 平成10年(1998) 1月23日

(51) Int.Cl.8

識別記号

庁内整理番号

FΙ

技術表示箇所

7/007 G11B

7/00

9464-5D 9464-5D

G11B 7/007

7/00

Q

審査請求 未請求 請求項の数11 OL (全 13 頁)

(21)出願番号

特願平8-173281

(71)出願人 000002185

ソニー株式会社

(22)出顧日

平成8年(1996)7月3日

東京都品川区北品川6丁目7番35号

(72)発明者 小林 昭榮

東京都品川区北品川6丁目7番35号 ソニ

一株式会社内

(72) 発明者 武田 立

東京都品川区北品川6丁目7番35号 ソニ

一株式会社内

(72) 発明者 山上 保

東京都品川区北品川6丁目7番35号 ソニ

一株式会社内

(74)代理人 弁理士 稻本 義雄

## (54) 【発明の名称】 光ディスク、光ディスク記録再生装置および方法

# (57)【要約】

【課題】 グループトラックとランドトラックとを有す るディスクにおいて、ウォブリング情報に基づいて任意 の位置にアクセスできるようにする。

【解決手段】 グループトラックNの偶数フレームに は、そのトラック番号Nを記録し、奇数フレームには、 1トラック内周のトラック番号 N-1を記録する。グル ープトラック N + 1 の奇数フレームには、そのトラック 番号N+1を記録し、偶数フレームには、1トラック内 周のトラック番号Nを記録する。グループトラックにア クセスしているとき読み取られるトラック番号のうち、 大きい方を選択する。ランドトラックをアクセスしてい るとき、エラーが発生せずに正しく読み取ることができ るトラック番号を、アクセスしているトラックのトラッ ク番号として選択する。

Frame "4"	track N-2		back 'N'		track N		track "N+2"	
Frame 3	itack "N-2" it back "N-1" to track "N-2" in track "N-1" to track "N-2"		back 'N' bell back 'N-1" Did back 'N' 166 track 'N-1"		H back N+1" F rack N' W track N+1"		track N+1	
Frame '2"	track "N-2"		W VECK 'N' H		TACK 'N'			
Frame "1"	rack "N-1"	٠	tack "N-1"		back "N+1"		hack "N+2" Track "N+1" II track "N+2"	
Frame*0*	Inack N-2		FBCK TN' BE		W YEACH IN		track "N+2"	
	-	+1	ż	ż	+	++	2+2	2+2

1

#### 【特許請求の範囲】

【請求項1】 データを記録するトラックをグループトラックおよびランドトラックとして予め形成するとともに、前記グループトラックとランドトラックの一方は、その両方の側壁が、同一のアドレス情報に対応してウォブリングされている光ディスクにおいて、

ウォブリングにより前記アドレス情報が記録されている 前記トラックは、複数のフレームに区分され、

前記フレームのうち、第1のフレームには、前記グループトラックのアドレス情報が記録され、第2のフレームには、前記ランドトラックのアドレス情報が記録されていることを特徴とする光ディスク。

【請求項2】 前記第1のフレームは、奇数フレームと 偶数フレームのうちの一方であり、前記第2のフレーム は、他方であることを特徴とする請求項1に記載の光ディスク。

【請求項3】 ウォブリングにより前記アドレス情報が記録されている前記トラックのうち、奇数番目のトラックと偶数番目のトラックのうちの一方においては、奇数フレームが前記第1のフレームとされ、他方においては、偶数フレームが前記第1のフレームとされることを特徴とする請求項1に記載の光ディスク。

【請求項4】 前記グループトラックは、1周すると、 奇数トラック分だけ半径方向に変位するように形成され ていることを特徴とする請求項1に記載の光ディスク。

【請求項5】 前記グルーブトラックは、1周すると、 偶数トラック分だけ半径方向に変位するように形成され ていることを特徴とする請求項1に記載の光ディスク。

【請求項6】 前記アドレス情報には、少なくとも、 同期信号に対応するデータと、

トラックアドレスに対応するデータと、

フレームアドレスに対応するデータと、

誤り検出用の符号に対応するデータとが含まれることを 特徴とする請求項1に記載の光ディスク。

【請求項7】 前記アドレス情報は、グレーコードに変換されていることを特徴とする請求項1に記載の光ディスク。

【請求項8】 データが予め形成されているグループトラックとランドトラックの両方に記録されるとともに、前記グループトラックとランドトラックの一方は、その両方の側壁が、同一のアドレス情報に対応してウォブリングされており、かつ、ウォブリングにより前記アドレス情報が記録されている前記トラックは、複数のフレームに区分されている光ディスクに対して、データを記録または再生する光ディスク記録再生装置において、前記ウェブリングにより記録されている前記アドレス情

前記ウォブリングにより記録されている前記アドレス情報を読み取る読み取り手段と、

アクセス点が前記グループトラックとランドトラックの いずれにあるかを判定する判定手段と、

前記グループトラックとランドトラックのうちの一方に 50 夕を所定の位置に記録することができるようにアドレス

2

前記アクセス点が位置するとき、前記読み取り手段により読み取られた前記アドレス情報を前記アクセス点のアドレス情報として検出し、前記グループトラックとランドトラックのうちの他方に前記アクセス点が位置するとき、前記各フレームより読み取られる前記アドレス情報の大きさを比較し、比較結果に対応して、前記アクセス点のアドレス情報を検出する検出手段とを備えることを特徴とする光ディスク記録再生装置。

【請求項9】 前記判定手段は、トラッキングエラー信号の極性から前記アクセス点が前記グループトラックとランドトラックのいずれにあるかを判定することを特徴とする請求項8に記載の光ディスク記録再生装置。

【請求項10】 前記検出手段は、前記グループトラックとランドトラックのうちの他方に前記アクセス点が位置するとき、前記各フレームより読み取られる前記アドレス情報のうち大きい方を、前記アクセス点のアドレス情報として検出することを特徴とする請求項8に記載の光ディスク記録再生装置。

【請求項11】 データが予め形成されているグループトラックとランドトラックの両方に記録されるとともに、前記グループトラックとランドトラックの一方は、その両方の側壁が、同一のアドレス情報に対応してウォブリングされており、かつ、ウォブリングにより前記アドレス情報が記録されている前記トラックは、複数のフレームに区分されている光ディスクに対して、データを記録または再生する光ディスク記録再生方法において、前記ウォブリングにより記録されている前記アドレス情報を読み取り、

アクセス点が前記グループトラックとランドトラックの 30 いずれにあるかを判定し、

前記グループトラックとランドトラックのうちの一方に 前記アクセス点が位置するとき、読み取られた前記アドレス情報を前記アクセス点のアドレス情報として検出 し、前記グループトラックとランドトラックのうちの他 方に前記アクセス点が位置するとき、前記各フレームより読み取られる前記アドレス情報の大きさを比較し、比 較結果に対応して、前記アクセス点のアドレス情報を検 出することを特徴とする光ディスク記録再生方法。

### 【発明の詳細な説明】

### [0001]

【発明の属する技術分野】本発明は、光ディスク、光ディスク記録再生装置および方法に関し、特に、グルーブトラックとランドトラックの両方にデータを記録する光ディスクであって、グルーブトラックの両方の側壁をウォブリングすることにより、アドレス情報を記録することができるようにした、光ディスク、光ディスク記録再生装置および方法に関する。

#### [0002]

【従来の技術】ディスクにデータを記録するには、データを所定の位置に記録することができるようにアドレス

情報を記録する必要がある。従来より、記録再生用光ディスクにおいてアドレス情報を記録する方法としては、トラッキングを行うためにディスク上にスパイラル上に子め形成されたプリグループを、アドレス情報に対応してウォブリングさせる方法が知られている。

【0003】すなわち、データを記録するトラックがブリグループとして予め形成されるが、このプリグループの側壁をアドレス情報に対応してウォブリングする(蛇行させる)。このようにすると、ウォブリング情報からアドレスを読み取ることができ、所望の位置にアクセス 10 し、データを記録することができる。

【0004】ところで、より高密度化を実現するために、プリグルーブ(グループ)を形成することにより、相対的に形成されたランドにもデータを記録することが提案されている。すなわち、この場合においては、グループとランドの両方がトラックとされ、グループトラックとランドトラックの両方にデータが記録されることになる。

#### [0005]

【発明が解決しようとする課題】しかしながら、このようにグループトラックとランドトラックの両方にデータを記録するようにした場合、ウォブリングによりアドレスを記録することが困難になる課題があった。

【0006】本発明はこのような状況に鑑みてなされたものであり、グループトラックとランドトラックの両方にデータを記録するディスクにおいても、ウォブリングによりアドレスを記録することができるようにするものである。

### [0007]

【課題を解決するための手段】請求項1に記載の光ディスクは、ウォブリングによりアドレス情報が記録されているトラックは、複数のフレームに区分され、フレームのうち、第1のフレームには、グルーブトラックのアドレス情報が記録され、第2のフレームには、ランドトラックのアドレス情報が記録されていることを特徴とする。

【0008】請求項8に記載の光ディスク記録再生装置は、ウォブリングにより記録されているアドレス情報を読み取る読み取り手段と、アクセス点がグルーブトラックとランドトラックのいずれにあるかを判定する判定手 40段と、グループトラックとランドトラックのうちの一方にアクセス点が位置するとき、読み取り手段により読み取られたアドレス情報をアクセス点のアドレス情報として検出し、グループトラックとランドトラックのうちの他方にアクセス点が位置するとき、各フレームより読み取られるアドレス情報の大きさを比較し、比較結果に対応して、アクセス情報点のアドレスを検出する検出手段とを備えることを特徴とする。

【0009】請求項11に記載の光ディスク記録再生方法は、ウォブリングにより記録されているアドレス情報 50

Δ

を読み取り、アクセス点がグルーブトラックとランドトラックのいずれにあるかを判定し、グルーブトラックとランドトラックのうちの一方にアクセス点が位置するとき、読み取られたアドレス情報をアクセス点のアドレス情報として検出し、グルーブトラックとランドトラックのうちの他方にアクセス点が位置するとき、各フレームより読み取られるアドレス情報の大きさを比較し、比較結果に対応して、アクセス点のアドレス情報を検出することを特徴とする。

【0010】請求項1に記載の光ディスクにおいては、ウォブリングによりアドレス情報が記録されているトラックが、複数のフレームに区分され、フレームのうち、第1のフレームには、グループトラックのアドレス情報が記録され、第2のフレームには、ランドトラックのアドレス情報が記録される。

【0011】請求項8に記載の光ディスク記録再生装置および請求項11に記載の光ディスク記録再生方法においては、グループトラックとランドトラックのうちの一方にアクセス点が位置するとき、読み取られたアドレス情報をアクセス点のアドレス情報として検出し、グループトラックとランドトラックのうちの他方にアクセス点が位置するとき、各フレームより読み取られるアドレス情報の大きさを比較し、比較結果に対応して、アクセス点のアドレス情報が検出される。

#### [0012]

【発明の実施の形態】図1は、本発明の光ディスクの構成例を示している。同図に示したように、ディスク(光ディスク)1には、グルーブトラック2がスパイラル状に内周から外周に向かって予め形成されている。もちろん、このグルーブトラック2は、同心円状に形成することも可能である。また、このようにグルーブトラック2を予め形成することにより、相対的にグループトラック2と隣接するグループトラック2の間にランドトラック3が形成される。本発明においては、このグループトラック2とランドトラック3の両方ともトラックとされ、いずれにもデータが記録再生される。

【0013】また、このグループトラック2は、図1においてその一部を拡大して示したように、その左右の側壁が、アドレス情報に対応してウォブリングされ、所定の周期で蛇行している。

【0014】図2と図3は、このようにしてグループトラック2とランドトラック3が形成された様子を示している。図2の実施例においては、グループトラック2とランドトラック3が、それぞれ独立のスパイラルを形成するように(トラックが1周すると偶数トラック分だけ(この実施例の場合、トラック2本分だけ)半径方向に変位するように)形成されている。

【0015】これに対して、図3の実施例においては、 1本のスパイラル上にグループトラック2とランドトラック3が、1周毎に交互に(トラックを1周すると奇数

トラック分だけ (この実施例の場合、1トラック分だけ) 半径方向に変位するように) 形成されている。

【0016】いずれの場合においても、本発明においては、グルーブトラック2とランドトラック3のうち、一方(この実施例の場合、グルーブトラック2)にのみアドレス情報がウォブリングにより記録される。また、グルーブトラック2の左右の側壁は、同一のアドレス情報に対応してウォブリングされる。

【0017】1つのトラック(1周のグルーブトラック 2)は、複数のウォブリングアドレスフレームに区分さ <sup>10</sup> れ、各ウォブリングアドレスフレームは、図4に示した ような構成をなしている。

【0018】図4に示すように、ウォブリングアドレスフレームは60ビットで構成され、最初の4ビットは、ウォブリングアドレスフレームのスタートを示す同期信号 (Sync) とされる。次の4ビットは、複数の記録層のうちいずれの層であるかを表すレイヤー (Layer) とされている。次の20ビットはトラックアドレスとされる。さらに次の4ビットは、ウォブリングアドレスフレームのフレーム番号を表すようになされている。その後の14ビットは、誤り訂正符号 (CRC) とされ、同期信号 (Sync) および後述するクロック同期マークエリア

(Sync mark)を除いたエラー検出符号が記録される。 次の12ビットは、クロック同期マークエリアとされている(なお、図6を参照して後述するように、このエリアは、実際には、1ビットずつ、分散して配置されている)。最後の2ビット(Reserved)は、将来のために予備として確保されている。

【0019】例えば、ウォブリングアドレスフレームは、1トラック(1周)につき8フレーム形成され、ディスクの回転角速度が一定のCAV(Constant Angular Velocity)ディスク状に記録されている。

【0020】図5は、アドレス情報をグレイコード化する変換テーブルの例を示している。ここでは、分かりやすくするために、便宜上グレイコード化された情報の単位をch(チャンネル)で表すことにする。同図に示したように、グレイコードは、上位4chと下位4chがそれぞれ1of4のコードとなっている。すなわち、4chの中の所定の1つのchが"1"であり、他の3つのchが"0"となっている。従って、上位chおよび 40下位chは、それぞれ、"0001"、"0010"、"0100"、および"1000"の4つのパターンのうたのいずれかとなる。このように 上位chと下位c

うちのいずれかとなる。このように、上位 c h と下位 c h には、それぞれ 4 つのパターンを設定することが可能であるので、上位 c h と下位 c h を組み合わせて 8 c h としたとき、 0 乃至 F (16進数)の 16 個の値を表現することができる。

【0021】図4に示したように、ウォブリングアドレスフレームのアドレス情報のうち、トラックアドレスとフレームアドレスが、図5に示した変換テーブルに基づ 50

6

いてグレイコード化される。トラックアドレスは20ビットであるので、4ビットずつ5つのグループ (グループTr1乃至グループTr5) に分けられる。すなわち、各グループはそれぞれ4ビットとされる。次に、グループTr1乃至グループTr5の各データが、図5に示した変換テーブルにしたがって、それぞれ8chのグレイコードに変換される。一方、フレームアドレスは4ビットであるので、そのまま図5に示した変換テーブルにしたがって、8chのグレイコードに変換される。

【0022】このようにして、20ビットのトラックアドレスは、40chのグレイコードに変換され、4ビットのフレームアドレスは8chのグレイコードに変換される。その他のアドレス情報はそのままである。その結果、アドレスフレームは全体で84チャンネルのコードに変換される。

【0023】また、図5に示したように、グレイコードが対応づけられているデータが、値0から値下に変化するのにしたがって、それに対応するグレイコードの下位4chにおいては、"1"のchが1chずつ隣接するchに移動する。値Fから値0に変化するときは、下位chはそのままで上位chの"1"のchが移動するだけである。変化したch数またはビット数を「情報の変化量」と定義すると、この場合の情報の変化量は、下位chにおいては2以下である。

【0024】これに対して、値0を "0000" で表し、値Fを "1111" で表すと、値Fから値0に変化するときの情報の変化量は4となる。また、値0を "000" で表すと、全てのビットが0となるため、情報として検出し難い場合がある。そこで、実施例のように、グレイコード化するのがよい。

【0025】このように、グレイコード化することによって、情報の変化量を減少させることができ、情報の検出を容易にすることができる。また、グレイコード化された情報は、上位chまたは下位chの全てのchが0になることがないので、これによっても情報の検出が容易になる。

【0026】例えば、シーク時などに光ヘッドが隣のトラックに移動し、そのトラックに記録されたトラックアドレスを再生する場合、トラックアドレスが上述したようにしてグレイコード化されていると、トラックアドレスに対応するグレイコードの下位chは1chずつ順に変化する。したがって、下位chだけを検出することにより、隣のトラックに移動したことを認識するようにすることができる。このようにして、所定のトラックに高速に移動(シーク)することができる。

【0027】このように、トラックアドレスおよびフレームアドレスをグレイコード化することにより、下位ピットだけを検出しながらシークすることができるので、 所望のトラックの所望のフレームへの高速なアクセスが可能となる。 【0028】図6は、クロック同期マークエリアとクロック同期マーク(Fine Clock Mark)をチャンネルで示している。上述したように、各ウォブリングアドレスフレームは、84チャンネル(ch)のデータで構成される。1chが、同図に示したように、所定の周波数の信号の7波(キャリア)により表されるものとすると、1フレームには、588(=84×7)波が存在することになる。光ディスク1を例えば毎分1200回転させるものとすると、このキャリアの周波数は94.08(= (588×8×1200/60)/1000)kHzとなる。

【0029】図6に示したように、図4に示したウォブリングアドレスフレームの12ビットのクロック同期マークエリアは、7ch毎に1chずつ配置されている。すなわち、7chを周期としてデータが記録される。7chのうち最初の1chは、クロック同期マーク(Fine Clock Mark)を含む7波のキャリアとされ、残りの6chは、ファインクロックマークを含まない実質的なアドレスデータにより変調された区間とされる。従って、1フレーム中には、12(=84/7)ch(個)のデータが記録されることになり、1回転(1トラック)には、96(=12×8)ch(個)のファインクロックマークが記録されることになる。

【0030】アドレス情報に対応するグレイコードは、バイフェーズ変調された後、グループトラック2を周波数変調する(ウォブリングする)。クロック同期マークエリアでは、グルーブのウォブリング周波数は、アドレス情報に対応するグレイコードの変調周波数の中心周波数に設定される。あるいは、グレイコードの変調周波数より高い所定の周波数に設定される。

【0031】クロック同期マークは、記録再生データの変調を、CD等のEFM(Eight ToFourteen Modulation:(8-14)変調)とした場合、波長が6乃至8Tの長さの1波長の信号として記録される。

【0032】図7は、グループトラック2をウォブリングさせるためのウォブリング信号を発生するウォブリング信号発生回路の構成例を表している。発生回路11は、例えば188.16kHzの周波数の信号を発生する。

【0033】発生回路11が発生する信号は、割算回路12に供給され、値7で割算された後、周波数26.88kH2のバイフェーズクロック信号としてバイフェーズ変調回路13に供給されている。バイフェーズ変調回路13にはまた、グレイコード変換回路16によりADIP(Address In Pre-groove)データがグレイコードに変換されたデータが供給されている

【0034】このADIPデータは、例えば図6に示したようなウォブリングアドレスフレームに対応したデー 50

8

タとされる。

【0035】バイフェーズ変調回路13は、割算器12より供給されるバイフェーズクロックを、グレイコードで換回路16より供給されるグレイコードでバイフェーズ変調し、バイフェーズ信号をFM変調回路15に出力している。FM変調回路15にはまた、発生回路11が発生した188.16kHzの信号を、割算器14により値2で割算して得られた周波数94.08kHzのキャリアが入力されている。FM変調回路15は、この割算器14より入力されるキャリアを、バイフェーズ変調し、その結果得られるFM信号を出力する。ディスク1のグループトラック2の左右の側壁は、このFM信号に対応して形成(ウォブリング)される。

【0036】図8と図9は、バイフェーズ変調回路13が出力するバイフェーズ信号の例を表している。データビット (Data Bits) は、バイフェーズ変調され、チャンネルビット (Channel Bits) に変換される。SYNCは変調では現れない"outofrule (規則外)"のパターンとされる。「Wave Form」は、チャンネルビットの"1"をH、"0"をLのパターンに変換したものである。

【0037】この実施例においては、先行するビットが0であるとき、図8に示すように、同期パターンとしては、"11101000"が用いられ、先行するビットが1であるとき、同期パターンとしては、図9に示すように、"00010111"が用いられる。

【0038】図10は、以上のようにして、各グループトラックにウォブリングにより記録されるトラック番号を模式的に表している。

【0039】同図に示すように、グループトラックNにおいては、その偶数フレーム(フレーム0、フレーム2、フレーム4、フレーム6)に、自分自身のトラック番号Nが記録される。これに対して、奇数フレーム(フレーム1、フレーム3、フレーム5、フレーム7)においては、1トラック内周のトラック番号N-1が記録される。

【0040】また、1トラック外周のグルーブトラック N+1においては、奇数フレームに、自分自身のトラッ ク番号N+1が記録され、偶数フレームに、1トラック 内周のトラック番号Nが記録される。

【0041】さらに1トラック外周のグループトラックN+2においては、グループトラックNと同様の規則によりトラック番号が記録され、それよりさらに外周のグループトラックN+3(グループトラックNより1トラック内周のグループトラックN-1も同様)においては、グループトラックN+1と同様の規則に従って、トラック番号が記録される。

【0042】すなわち、グループトラックNにアクセス しているとき、偶数フレームからは自分自身のトラック

番号Nが読み取られ、奇数フレームからは、1トラック内周のトラック番号N-1が読み取られる。これに対して、グループトラックN+1においては、奇数フレームから自分自身のトラック番号N+1が読み取られ、偶数フレームからは、1トラック内周のトラック番号Nが読み取られる。

【0043】換言すれば、グループトラックにおいては、各フレーム毎に読み取られる2つのトラック番号のうち、大きい方が自分自身のトラック番号であることになる。

【0044】これに対して、ランドトラックNにアクセスしているとき、偶数フレームにおいては、自分自身のトラック番号Nが読み取られるが、奇数フレームにおいては、内周側のトラックと外周側のトラックにおいて、 スペーク番号が記録されているので、読み取ることができない)。ランドトラックN+1を再生する場合においては、奇数フレームにおいて、左右のグルーブ号N+1を読み取ることができるのに対して、偶数フレームにおいては、左右のグルーブトラックから異なるトラック番号を読み取ることができない。

【0045】従って、ランドトラックを再生する場合においては、正しく読み取ることができたトラック番号が、自分自身のトラック番号ということになる。

【0046】光ディスク1上に形成された光スポット (アクセス点)が、グループトラックとランドトラック のいずれの上に位置するかは、トラッキングエラー信号 の極性が、アクセス点がグループトラック上に存在する 場合と、ランドトラック上に存在する場合とで、その極 性が反転するので、その極性から判断することができ る。

【0047】図11は、グルーブトラックNとその外周のランドトラックN、さらにその外周のグループトラックN+1におけるデータビットとチャンネルビット、並びにチャンネルビットに対応するバイフェーズ信号を表している。

【0048】この実施例においては、データビット
"0"は、チャンネルビット"00"または"11"に 40
変換され、データビット"1"は、チャンネルビット
"01"または"10"に変換される。いずれのチャン
ネルビットが選択されるかは、先行するチャンネルビット
トに依存しており、先行するチャンネルビットが"0"
である場合においては、先頭に"1"が存在する方が選
択され、先行するチャンネルビットが"1"である場合
においては、先頭に"0"が位置する方が選択される。

【0049】チャンネルビットの"0"は、3.5波の 波により表現され、チャンネルビットの"1"は、4波 の波により表される。いずれの波も正の半波から開始す <sup>50</sup> 10

るか、負の半波から開始するかは、直前の波に依存し、 直前の波と連続するように先頭の波の位相が決定され る。

【0050】図10を参照して説明したように、グループトラックNの偶数フレームでは、トラック番号Nが記録され、奇数フレームにおいては、トラック番号N-1が記録される。これに対して、グループトラックN+1においては、偶数フレームに、トラック番号Nが記録され、奇数フレームに、トラック番号N+1が記録される。従って、偶数フレームにおけるトラック番号は、グループトラックNとグループトラックN+1において同一となり、奇数フレームにおいては、2ビットだけ異なるものとなる。このため、バイフェーズ変調されたチャンネルビットも2チャンネル異なることになる。

【0051】図11は、グループトラックNに図5のデータ7に対応するグレイコード"00101000"のうちの下位5ビット"01000"が、トラック番号Nー1として記録されており、グループトラックN+1に、図5のデータ9に対応するグレイコード"01000100"の下位5ビット"00100"が、トラック番号N+1として記録されている状態を表している。

【0052】図12は、グループトラック2とランドト

ラック3を有するディスク1を製造するための記録装置の構成例を表している。ウォブリング信号発生回路21は、図7に示したような構成とされ、FM信号を合成回路22に出力している。マーク信号発生回路23は同期マークを形成するタイミングにおいてマーク信号を発生し、合成回路22に出力している。合成回路22はよりメブリング信号発生回路21が出力するFM信号とよっク信号発生回路23が出力するマーク信号と合成し、記録回路24に出力している。記録回路24はことがは回路22より供給された信号に対応して光ヘッド25を制御し、原盤26にグループトラック2(ランドトトラック3)と同期マークを形成するためのレーザ光を発生させる。スピンドルモータ27は、原盤26を所定の速度で回転させるようになされている。

【0053】すなわち、ウォブリング信号発生回路21が発生したFM信号が、合成回路22においてマーク信号発生回路23より出力されたマーク信号と合成され、記録回路24に入力される。記録回路24は、合成回路22より入力された信号に対応して光ヘッド25を制御し、レーザ光を発生させる。光ヘッド25より発生したレーザ光は、スピンドルモータ27によって所定の速度で回転されている原盤26に照射される。

【0054】原盤26を現像し、この原盤26からスタンパを作成し、スタンパから多数のレプリカとしてのディスク1を形成する。これにより、上述したクロック同期マークを有するグループトラック2が形成されたディスク1が得られることになる。ランドトラック3は、グループトラック2を形成することで、相対的に形成され

る。

【0055】図13は、このようにして得られたディスク1に対して、データを記録または再生する光ディスク記録再生装置の構成例を表している。スピンドルモータ31は、ディスク1を所定の速度で回転するようになされている。光ヘッド32(読み取り手段)は、ディスク1に対してレーザ光を照射し、ディスク1に対してデータを記録するとともに、その反射光からデータを再生するようになされている。

【0056】トラッキングおよびフォーカシングサーボ 10 回路 47は、プッシュプル法の原理に基づき、トラッキングエラー信号を生成し、トラッキングエラー信号に対応して、光ヘッド32をトラッキングサーボする。また、非点収差法に基づき、フォーカシングエラー信号を生成し、フォーカシングエラー信号に対応して、フォーカシングサーボを実行する。トラッキングおよびフォーカシングサーボ回路 47はまた、トラッキングエラー信号の極性を判定し、判定結果をフレームアドレス検出回路37に出力している。

【0057】記録再生回路33は、図示せぬ装置から入 20 力される記録データをメモリ34に一旦記録させ、メモリ34に記録単位としての例えば1クラスタ分のデータが記憶されたとき、この1クラスタ分のデータを読み出し、所定の方式で変調するなどして、光ヘッド32に出力するようになされている。ここで、例えば1クラスタを8セクタで構成し、1セクタを28フレームで構成するようにすることができる。また、記録再生回路33は、光ヘッド32より入力されたデータを適宜復調し、図示せぬ装置に出力するようになされている。

【0058】アドレス発生読取回路35は、制御回路38からの制御に対応してトラック(グループトラック)内に記録するアドレスを発生し、記録再生回路33に出力している。記録再生回路33は、このアドレスを図示せぬ装置から供給される記録でータに付加して、光ヘッド32がディスク1のトラックから再生する最近、アドレス発生読取回路35に出力している。アドレス発生読取回路35に出力している。アドレス発生読取回路35に出力している。アドレス発生読取回路35に出力している。

【0059】また、マーク検出回路36は、光ヘッド32が再生出力するRF信号からクロック同期マークに対応する成分を検出している。フレームアドレス検出回路37(検出手段)は、光ヘッド32が出力するRF信号からウォブリング信号に含まれるアドレス情報に対応するグレイコード化された情報を読み取り、フレームアドレスを検出し、クラスタカウンタ46に供給するようになされている。

【0060】マーク周期検出回路40は、マーク検出回路36がクロック同期マークを検出したとき出力する検 50

12

出バルスの周期性を判定する。すなわち、クロック同期マークは一定の周期で発生するため、マーク検出回路36より入力される検出パルスが、この一定の周期で発生した検出パルスであるか否かを判定し、一定の周期で発生した検出パルスであれば、その検出パルスに同期したパルスを発生し、後段のPLL回路41の位相比較器42に出力する。また、マーク周期検出回路40は、一定の周期で検出パルスが入力されてこない場合においては、後段のPLL回路41が誤った位相にロックしないように、所定のタイミングで疑似パルスを発生するようになされている。

【0061】PLL回路41は、位相比較器42の他、ローパスフィルタ(LPF)43、電圧制御発振器(VCO)44、および分周器45とを有している。位相比較器42は、マーク周期検出回路40からの入力と、分周器45からの入力との位相を比較し、その位相誤差を出力する。ローパスフィルタ43は、位相比較器42の出力する位相誤差信号の位相を補償し、VCO44に出力する。VCO44は、ローパスフィルタ43の出力に対応する位相のクロックを発生し、分周器45に出力する。分周器45は、VCO44より入力されるクロックを所定の値で分周し、分周した結果を位相比較器42に出力している。

【0062】 VCO44の出力するクロックは、各回路に供給されるとともに、クラスタカウンタ46にも供給される。クラスタカウンタ46は、フレームアドレス検出回路37より供給されるフレームアドレスを基準として、VCO44の出力するクロックの数を計数し、その計数値が予め設定された所定の値(1クラスタの長さに対応する値)に達したとき、クラスタスタートパルスを発生し、制御回路38に出力している。

【0063】スレッドモータ39は、制御回路38に制御され、光ヘッド32をディスク1の所定のトラック位置に移送するようになされている。また、制御回路38は、スピンドルモータ31を制御し、ディスク1を所定の速度で回転させるようになされている。

【0064】次に、その動作について説明する。ここでは、データ記録時の動作について説明する。光ヘッド32は光ディスク1にレーザ光を照射し、その反射光から40. 得られるRF信号を出力している。トラッキングおよびフォーカシングサーボ回路47は、プッシュプル法に基づき、トラッキングエラー信号を生成するとともに、非点収差法に基づき、フォーカシングエラー信号とフォーカシングエラー信号に対応して、トラッキングサーボとフォーカシングサーボを実行する。

【0065】フレームアドレス検出回路37は、光ヘッド32の出力するRF信号からウォブリング情報(アドレス情報)に対応するグレイコード化された情報を読み取り、検出したトラックアドレスおよびフレームアドレ

スを制御回路38に出力するとともに、クラスタカウン タ46にも供給する。

【0066】ここで、トラックアドレスとフレームアド レスの検出方法について説明すると次のようになる。す なわち、トラッキングおよびフォーカシングサーボ回路 47は、トラッキングエラー信号の極性から光ヘッド3 2の出射するレーザ光が、光ディスク1上に生成する光 スポット (アクセス点) が、グループトラック 2上に位 置するのか、ランドトラック3上に位置するのかを判定 する。そして、その判定結果をフレームアドレス検出回 路37に出力する。

【0067】すなわち、トラッキングおよびフォーカシ ングサーボ回路47は、図14に示すように、グルーブ トラック2をトラッキングする場合と、ランドトラック 3をトラッキングする場合とで、トラッキングエラー信 号の極性を切り替える回路を内蔵している。

【0068】光ディスク1からの反射光を受光する受光 素子61は、領域61Aと領域61Bとに、トラックと 平行な方向に2分割されている。そして、差動増幅器6 2は、領域61Aの出力から領域61Bの出力を減算し てトラッキングエラー信号を生成し、差動増幅器63 は、逆に、領域61Bの出力から領域61Aの出力を減 算することによりトラッキングエラー信号を生成する。 スイッチ回路64は、差動増幅器62の出力するトラッ キングエラー信号または差動増幅器63の出力するトラ ッキングエラー信号のいずれか一方を、制御回路38よ り供給される切替信号に対応して選択する。スイッチ回 路64は、切替信号により、グループトラック2をトラ ッキング制御する場合においては、図中、上方に切り替 えられ、ランドトラック3をトラッキングする場合にお いては、図中、下方に切り替えられる。

【0069】例えば図15に示すように、アクセス点が グループトラック2上をトラッキングしている場合にお いては、切替信号は低レベルとされ、スイッチ回路64 は、差動増幅器62の出力するトラッキングエラー信号・ を選択する。これに対して、アクセス点がランドトラッ ク3上をトラッキングする場合においては、切替信号が 高レベルに切り替えられて、スイッチ回路64が差動増 幅器63の出力するトラッキングエラー信号を選択す る。このようにトラッキングエラー信号の極性を切り替 えることで、グループトラック 2 とランドトラック 3 の いずれをも正しくトラッキングすることができる。

【0070】図10を参照して説明したように、アクセ ス点がグループトラック2上に位置するとき、フレーム アドレス検出回路37が検出するフレームアドレスのト ラック番号は、偶数フレームと奇数フレームとにおいて 異なるトラック番号となる。そこで、フレームアドレス 検出回路37は、偶数フレームで検出されるトラック番 号と奇数フレームで検出されるトラック番号とを比較 し、その値の大きい方を、そのグループトラック2のト 14

ラック番号とする。

【0071】例えば図10に示すように、グループトラ ックNにアクセスしている場合においては、偶数フレー ムにおいて、トラック番号Nが読み取られ、奇数フレー ムにおいて、フレーム番号N-1が読み取られる。この とき、Nの方がN-1より大きいので、Nをグループト ラックNのトラック番号として選択する。同様に、例え ばグループトラックN+1にアクセスしている場合、偶 数フレームにおいてはトラック番号Nが読み取られ、奇 数フレームにおいてはトラック番号N+1が読み取られ る。NよりN+1の方が大きいので、この場合において は、N+1がグループトラックN+1のトラック番号と して選択される。

【0072】一方、例えばアクセス点がランドトラック Nをアクセスしている場合、偶数フレームにおいては、 左右に隣接するグループトラックに記録されているトラ ック番号がいずれもNであるため、このトラック番号N を読み取ることができる。これに対して奇数フレームに おいては、内周側のグループトラックNに記録されてい るトラック番号はN-1であり、外周側のグループトラ ックN+1に記録されているトラック番号はN+1であ るため、これを同時に読み取るとエラーが起こり、結果 的にトラック番号を正しく読み取ることができない。そ こで、正しく読み取ることができたトラック番号Nを、 いまアクセスしているランドトラックNのトラック番号 として選択する。

【0073】同様に、例えばランドトラックN+1をア クセスしている場合、奇数フレームにおいては、隣接す るグループトラックN+1とN+2からトラック番号N +1が読み取られるが、偶数フレームにおいては、内周 側のグループトラックからはトラック番号Nが再生さ れ、外周側のグループトラックN+2からはトラック番 号N+2が再生される。従って、偶数フレームにおいて は、エラーが発生してトラック番号を正しく読み取るこ とができない。そこで、フレームアドレス検出回路37 は、正しく読み取ることができたトラック番号を、いま アクセスしているランドトラック3のトラック番号とし て選択する。

【0074】トラッキングおよびフォーカシングサーボ 回路47のスイッチ回路64を、グループトラック2を トラッキングする極性に切り替えている場合 (図14に おいて、上方に切り替えている場合)、グループトラッ ク2をアクセスしているとき、正しいトラッキングサー ボが行われるが、ランドトラック3をアクセスしている とき、トラッキングエラー信号の極性が逆の状態となる ため、結局、トラッキングサーボの結果、アクセス点が ランドトラック3からグループトラック2にジャンプし て安定したサーボ状態となる。

【0075】逆に、スイッチ回路64をランドトラック 3の極性に切り替えているとすると(図14において、

下方に切り替えているとすると)、ランドトラック3をトラッキングしている場合には正しいサーボが実現されるが、グループトラック2をトラッキングしている場合においてはサーボが安定せず、結局、ランドトラック3上にアクセス点がジャンプする結果となる。従って、このスイッチ回路64の切替状態から、アクセス点がグループトラック2とランドトラック3のいずれに位置するのかを判定することができる。

【0076】図13の光ヘッド32の出力するRF信号は、マーク検出回路36にも入力され、そこで、クロック同期マークが検出され、マーク周期検出回路40に供給される。マーク周期検出回路40は、マーク検出回路36より供給されるクロック同期マークの周期性を判定し、それに対応した所定のパルスを発生し、PLL回路41に出力する。PLL回路41からの出力は、クラスタカウンタ46に供給される。

【0077】クラスタカウンタ46においては、PLL 回路41より供給されたクロック同期マークに対応する信号が、フレームアドレス検出回路37より供給されたトラックアドレスやフレームアドレスに対応する信号に 20 基づいてカウントされ、所定のカウント値に達したとき、クラスタスタートバルスが出力される。

【0078】制御回路38は、フレームアドレス検出回路37より供給されるフレームアドレスと、ウォブリングアドレスフレームの構成とから、トラック1周における基準のクロック同期マークの位置を検出することができる。例えばフレーム0の最初のクロック同期マークを1回転(1周)の基準となるクロック同期マークとすることができる。これを基準として、クロックのカウント値より、トラック上の任意の位置にアクセスすることが30可能となる。

【0079】なお、PLL回路41は、図10に示す奇数フレームと偶数フレームのいずれにおいても、クロックを基にクロックを生成することができる。【0080】このように、この実施例においては、グレイコード化されたウォブリングアドレス情報から、トラックアドレスが検出される。上述したように、トラックアドレスが検出される。上述したように、トラックアドレスに対応するグレイコードは、隣接トラクにがするがレイコードにないのチャンネルの位置が解のチャンネルに順に移動し、下位アドレスの全てのチャンネルが0になることはないので、下位のチャンネルが0になることはないので、下位アドレスのある。従来のように、シーク時に上位アドレスの両方を検出する必要がなくなるので、高速なアクセスが可能となる。

【0081】なお、上記実施例におけるウォブリングアドレスフレームの構成は一例であり、他の構成とすることが可能である。

【0082】また、上記実施例において用いた具体的な数値は例であって、これに限定されるものではない。

16

【0083】さらに、上記実施例における変換テーブルは例であって、これに限定されるものではなく、他の変換テーブルを定義してアドレス情報をグレイコード化することも可能である。

【0084】また、上記実施例においては、光ディスク記録再生装置の場合について説明したが、本発明は光ディスクの再生だけ、または記録だけを行う装置にも応用することが可能である。

【0085】さらに、本発明は、CD-ROM (Compact Disc Read Only Memory) やミニディスクなどに応用することも可能である。

#### [0086]

【発明の効果】以上の如く請求項1に記載の光ディスクによれば、複数のフレームのうち、第1のフレームには、グルーブトラックのアドレス情報を記録し、第2のフレームには、ランドトラックのアドレス情報を記録するようにしたので、グルーブトラックとランドトラックの両方が形成されている光ディスクにおいて、ウォブリングによるアドレス情報に対応して、任意の位置にアクセスすることが可能な光ディスクを実現することができる。

【0087】請求項8に記載の光ディスク記録再生装置および請求項11に記載の光ディスク記録再生方法によれば、アクセス点が、グルーブトラックとランドトラックの一方に位置する場合、読み取られたアドレス情報をアクセス点のアドレスとして検出し、アクセス点が他方に位置する場合、各フレームより読み取られるアドレス情報の大きさの比較結果に対応して、アクセス点のアドレス情報を検出するようにしたので、グルーブトラックとランドトラックの両方が形成されている光ディスクに対して、任意の位置に確実にアクセスすることが可能となる。

## 【図面の簡単な説明】

【図1】本発明の光ディスクがウォブリングされた状態 を説明する図である。

【図2】本発明の光ディスクのグループトラックとランドトラックの構成を示す図である。

【図3】本発明の光ディスクのグループトラックとランドトラックの他の構成を示す図である。

【図4】 グレイコード化されたウォブリングアドレスフレームの構成例を示す図である。

【図 5 】 グレイコード化の方法を説明するための図である。

【図 6 】 クロック同期マークエリアとクロック同期マークを示す図である。

【図7】 ウォブリング信号発生回路の構成例を示す図である。

【図8】図7のバイフェーズ変調回路13が出力するバイフェーズ信号の例を示す図である。

| 【図9】図1のバイフェーズ変調回路13が出力するバ

イフェーズ信号の他の例を示す図である。

【図10】グループトラックとランドトラックにおける各フレームのトラック番号を説明する図である。

【図 1 1】 隣接する 2 つのグループトラック上のアドレスを説明する図である。

【図12】グループトラックとランドトラックを有する ディスク1を製造するための記録装置の構成例を示す図 である。

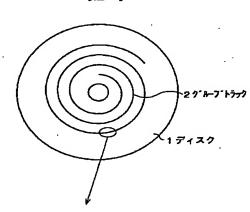
【図13】本発明の光ディスク記録再生装置の構成例を示す図である。

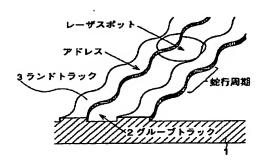
【図14】図13のトラッキングおよびフォーカシング サーボ回路47のトラッキングサーボ回路の一部の構成 を示すブロック図である。

【図15】図14の実施例の動作を説明する図である。 【符号の説明】 18

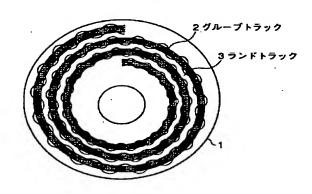
\*1 光ディスク、 2 グループトラック、 3 ラン ドトラック, 11発生回路, 12,14 割算器, 13 バイフェーズ変調回路, 15 FM変調回 路、 16 グレイコード変換回路, 21 ング信号発生回路, 22 合成回路, 23 マーク 信号発生回路, 24 記録回路, 25 光ヘッド, 26 原盤, 27 スピンドルモータ, 31 ス ピンドルモータ, 32 光ヘッド, 33 記録再生 3 4 メモリ, 35アドレス発生読取回路, 36 マーク検出回路. 37 フレームアドレス検 出回路, 38 制御回路, 39 スレッドモータ、 40 マーク周期検出回路, 41 PLL回路, 46 クラスタカウンタ, 47 トラッキングサーボ およびフォーカシングサーボ回路, 61 受光素子, 64 スイッチ回路

【図1】

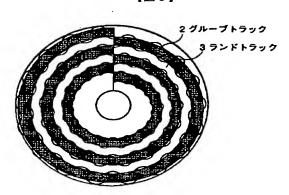




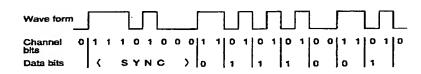
【図2】

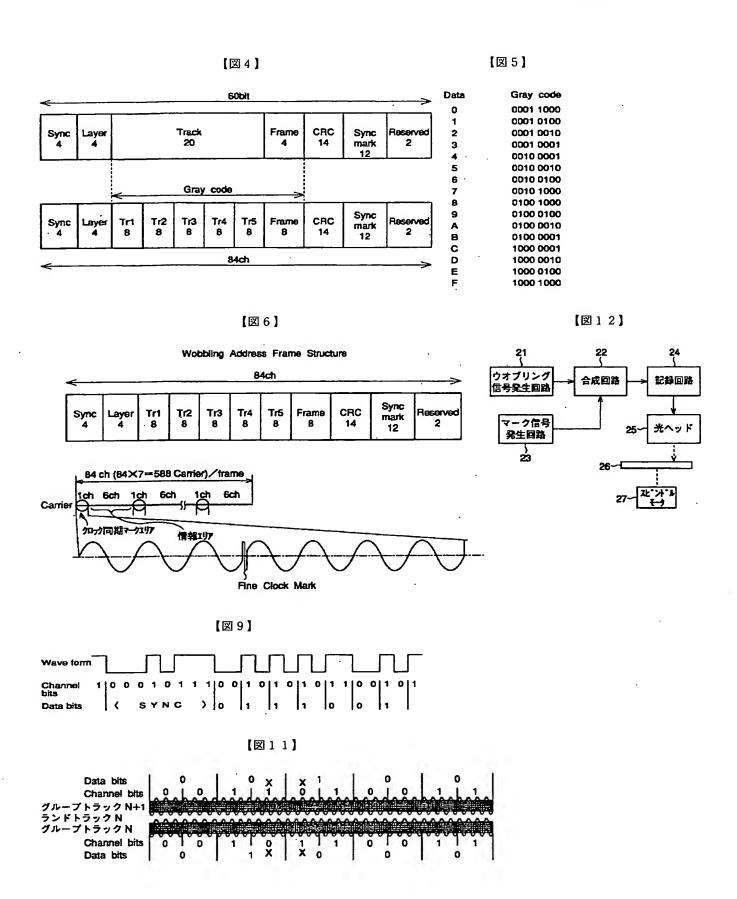


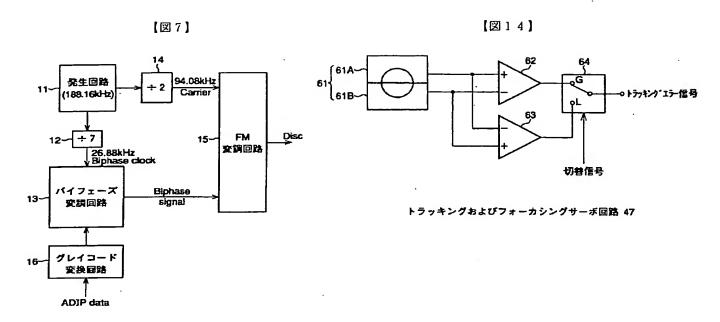
【図3】



【図8】



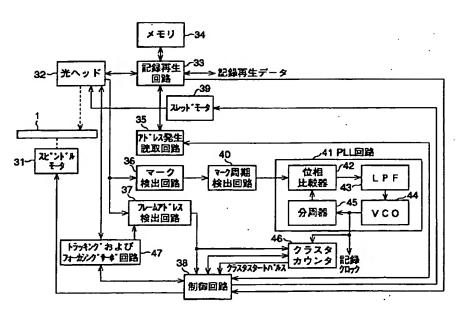




【図10】

			Frame *1*			
グ・ルーフ・トラック	"N-1"	track "N-2"	track "N-1"	track "N-2"	track "N-1"	track "N-2"
ラント・トラック	"N-1"		·			
ク・ルーフ・トラック	. "N"	track "N"	track "N-1"	track 'N'	track "N-1"	track "N"
ランナ・トラック	-N-					
ク・ルーフ・トラック	<b>"N+1"</b>	track "N"	track "N+1"	track 'N'	track "N+1"	track "N"
ランナ・トラック	<b>"N+1"</b>			·		
ク・ルーフ・トラック	"N+2"	track "N+2"	track "N+1"	track N+2	track "N+1"	track "N+2"
ラント・トラック	"N+2"					

【図13】



【図15】

